

Prinzipien, Modelle & Algorithmen der Nebenläufigen Programmierung Wintersemester 2020/21

#### STM Haskell

Prof. Dr. David Sabel

LFE Theoretische Informatik



Letzte Änderung der Folien: 31. Dezember 2020

# Software Transactional Memory in Haskell

#### Historisches:

- STM in Haskell von Harris, Marlow, Peyton Jones und Herlihy 2005 eingeführt
- Implementiert in der Bibliothek Control.Concurrent.STM
- Erstes Papier, welches retry und orElse einführt.

# Übersicht

- Einleitung
- 2 Beispiele
- 3 Transaktionen kombinieren
- Weitere Beispiele
- Implementierung

TCS | 16 STM Haskell | WS 2020,

2/48

I. Beispiele T. kombinieren W. Beisp. Implement.

# Design

- Trennung von Operationen auf Transaktionsvariablen und normalem IO
- mithilfe des Typsystems
- Wie IO-Monade gibt es eine STM-Monade
- Transaktionen sind vom Typ STM a
- atomically :: STM a -> IO a überführt eine STM-Aktion in eine IO-Operation

Semantik: atomically t führt die Transaktion t atomar aus.

- Beachte: Es gibt keine Umkehrung vom Typ IO a -> STM a!
- Als Hack: unsafeIOToSTM :: IO a -> STM a
- Da STM eine Monade ist, kann die do-Notation und auch >>=, >> und return verwendet werden.

TCS | 16 STM Haskell | WS 2020/21

#### retry

- retry :: STM a
- Bricht die Transaktion ab und startet sie neu
- Implementierung:

Neustart erst dann, wenn sich die Werte von TVars geändert haben

Damit wird implizit blockiert!

## Transaktionen

```
atomically (
  do
    ... Zugriffe auf TVar's ...
    und
    ... pure funktionale Berechnungen
    ... aber kein IO!
)
```

TCS | 16 STM Haskell | WS 2020/21

6/48

inl. Beispiele T. kombinieren W. Beisp. Implement

# Anwendung: Mit retry-auf Veränderung warten

#### Beispiel:

- Prozesse verändern einen Zähler
- Es gibt einen Prozess, der den Zähler auf dem Bildschirm anzeigt
- Updates des Zählers nicht ständig, sondern nur bei Änderungen von mindestens 1000

# Anwendung: Mit retry-auf Veränderung warten (2)

```
main = do
  -- TVar fuer den Zaehler
  tv <- (newTVarIO 0)::IO (TVar Integer)
  -- 10 worker-Threads erzeugen
  mapM_ forkIO (replicate 10 (worker tv))
  -- aktualisieren der Anzeige starten
  updateDisplay tv</pre>
```

TCS | 16 STM Haskell | WS 2020/21

Haupt-Programm:

9/48

Einl. Beispiele T. kombinieren W. Beisp. Implemer

#### TCS | 16 STM Haskell | WS 2020/21

worker tv =

10/48

Einl. Beispiele T. kombinieren W. Beisp. Implement

# Anwendung: Mit retry-auf Veränderung warten (4)

# Anwendung: Mit retry-auf Veränderung warten (4)

Anwendung: Mit retry-auf Veränderung warten (3)

Zufälliges Ändern des Zählers:

threadDelay 10000

atomically \$ do

worker tv

do z  $\leftarrow$  randomRIO (-100,100)

old <- readTVar tv

writeTVar tv (z+old)

#### Realeres Beispiel:

- Fenstermanager
- Zeichne Fenstern neu, wenn sich die Positionsdaten ändern
- Rendering wartet mit retry auf Positionsänderung.

## Beispiele

- Wir betrachten weitere Beispiele zur Programmierung
- Semaphore, MVars, Philosophen, Kanäle

TCS | 16 STM Haskell | WS 2020/21

13/48

Einl. Beispiele T. kombinieren W. Beisp. Implement

# Beispiel: Binärer Semaphor

TCS | 16 STM Haskell | WS 2020/21

14/48

nl. Beispiele T. kombinieren W. Beisp. Implement

# MVar innerhalb von STM implementieren

```
newEmptyMVar :: STM (MVar a)
newEmptyMVar = newTVar Nothing
```

# MVar innerhalb von STM implementieren (2)

# takeMVar-Operation:

# MVar innerhalb von STM implementieren (3)

# putMVar-Operation: putMVar :: MVar a -> a -> STM () putMVar mv val = do v <- readTVar mv case v of Nothing -> writeTVar mv (Just val) Just val -> retry

TCS | 16 STM Haskell | WS 2020/21

17/48

nl. Beispiele T. kombinieren W. Beisp. Implement

#### TCS | 16 STM Haskell | WS 2020/21

Beispiel:

Transaktionen kombinieren

• >>=, >>, do erstellen aus Transaktionen

swapMVar :: MVar a -> a -> STM a

zusammengesetzte Sequenzen

swapMVar mv val = do

putMVar val

return res

res <- takeMVar mv

18/48

• swapMVar wird atomar ausgeführt, da es eine Transaktion ist.

Einl. Beispiele T. kombinieren W. Beisp. Implemen

#### Transaktionen kombinieren: Auswahl

- orElse :: STM a -> STM a -> STM a
- kombiniert zwei Transaktion zu einer
- wenn die erste Transaktion erfolgreich ist, dann auch die kombinierte
- wenn die erste Transaktion ein retry durchführt, dann wird die zweite Transaktion durchgeführt.
- wenn beide Transaktionen ein retry durchführen, so wird die gesamte Transaktion neu gestartet.

# Nochmal zur MVar-Implementierung

#### Nichtblockierendes putMVar:

```
tryPutMVar :: MVar a -> a -> STM Bool
tryPutMVar mv val
= ( do
    putMVar mv val
    return True
)
    'orElse'
    (return False)
```

#### orElse erweitern

Aufbauend auf dem binären orElse kann man problemlos neue Kombinatoren definieren.

```
mergeSTM :: [STM a] -> STM a
mergeSTM transactions = fold11 orElse transactions

fold11 op [x] = x
  fold11 op (x:xs) = x 'op' (fold1 e op xs)

mergeSTM [t1,...,tn] ergibt
(t1 'orElse (t2 'orElse' (t3 'orElse' ... ()))
```

Die erste erfolgreich durchgeführte Transaktion bestimmt das Ergebnis.

TCS | 16 STM Haskell | WS 2020/21

21/48

nl. Beispiele T. kombinieren W. Beisp

# Speisende Philosophen in STM (2)

# Speisende Philosophen in STM

CS | 16 STM Haskell | WS 2020/21

22/48

Finl. Beispiele T. kombinieren W. Beisp. Implement

#### Kanäle mit STM-Haskell

- Analog zu MVars: Mit TVars zusammensetzen
- Unterscheidung zwischen leer und voll gibt es nicht bei TVars
- Deshalb Konstruktor TNil f

  ür leer

- rote Box = TVar gefüllt mit TNil
- grüne Box = TVar gefüllt mit TConsht (Doppelbox) oder TVar für read write

```
neuerTKanal :: STM (TKanal a)
neuerTKanal = do
  hole <- newTVar TNil
  read <- newTVar hole
  write <- newTVar hole
  return $ (read, write)</pre>
```

```
schreibe :: TKanal a -> a -> STM ()
schreibe (read,write) val = do
newEnd <- newTVar TNil
oldEnd <- readTVar write
writeTVar write newEnd
writeTVar oldEnd (TCons val newEnd)</pre>
```

TCS | 16 STM Haskell | WS 2020/21

25/48

Einl. Beispiele T. kombinieren W. Beisp. Implement

TCS | 16 STM Haskell | WS 2020/21

26/48

Finl. Beispiele T. kombinieren W. Beisp. Implement

#### Kanäle mit STM-Haskell: Lesen

```
lese :: TKanal a -> STM a
lese (read,write) =
  do
    listHead <- readTVar read
    tryHead <- readTVar listHead
  case tryHead of
    TNil -> retry
    TCons val rest -> do writeTVar read rest
    return val
```

# Kanäle mit STM-Haskell: Duplizieren

```
dupliziere :: TKanal a -> STM (TKanal a)
dupliziere (read,write) =
  do
  hole <- readTVar write
  new_read <- newTVar hole
  return (new_read,write)</pre>
```

Beachte: Das ging mit MVars nicht!

istLeer :: TKanal a -> STM Bool

listHead <- readTVar read</pre>

tryHead <- readTVar listHead</pre>

TCons \_ \_ -> return False

-> return True

istLeer (read, write) =

case tryHead of

```
undoLese :: TKanal a -> a -> STM ()
undoLese (read,write) val =
   do
    listHead <- readTVar read
   newHead <- newTVar (TCons val listHead)
   writeTVar read newHead</pre>
```

TCS | 16 STM Haskell | WS 2020/21

29/48

Einl. Beispiele T. kombinieren W. Beisp. Implemen

TCS | 16 STM Haskell | WS 2020/21

TNil

do

30/48

Finl. Beispiele T. kombinieren W. Beisp. Implement

# Alternative Kanalimplementierung

- statt verzeigerter Struktur: Verwende normale Liste
- funktioniert, da mit retry auf beliebige Bedingungen gewartet werden kann

# Alternative Kanalimplementierung (2)

- Duplizieren wird durch die Implementierung mit Listen nicht unterstützt
- Ineffizienz beim Schreiben: Lineare Laufzeit wegen ++
- Abhilfe: Statt einer Liste xs, merkt man sich zwei Listen as und bs, wobei stets gelten soll, dass die eigentliche Liste xs durch  $as++(reverse\ bs)$  berechnet werden kann.

# Alternative Kanalimplementierung (3)

TCS | 16 STM Haskell | WS 2020/21

33/48

Einl. Beispiele T. kombinieren W. Beisp. Implement

# Wiederholung: STM Haskell - API

#### Transaktionale Variablen

```
data TVar a = ...
newTVar :: a -> STM (TVar a)
readTVar :: TVar a -> STM a
writeTVar :: TVar a -> a -> STM ()
```

#### Transaktionen komponieren

```
return :: a -> STM a
(>>=) :: STM a -> (a -> STM b) -> STM b
orElse :: STM a -> STM a -> STM a
retry :: STM a
```

#### Transaktionen ausführen

```
atomically :: STM a -> IO a
```

# Alternative Kanalimplementierung (4)

Amortisierter Aufwand ist konstant.

TCS | 16 STM Haskell | WS 2020/21

34/48

Einl. Beispiele T. kombinieren W. Beisp. Implemer

# Implementierung von STM-Haskell im GHC

- Wir beschreiben die interne Implementierung im Glasgow Haskell Compiler
- Insbesondere: Wie werden Konflikte erkannt?
- Wann darf eine Transaktion committen?

# Transaktions-Log

- Pro Thread wird ein Transaktions-Log verwaltet
- Transaktions-Log: Tabelle, die enthält:
  - Welche TVars wurden geschrieben, gelesen, erzeugt?
  - Gelesener Wert der TVar
  - Neuer (zu schreibender) Wert der TVar
- Transaktions-Log ist gültig, wenn gelesene Werte mit den aktuellen Werten der TVars übereinstimmen.
- Gleichheit dabei: Pointer-Gleichheit.

TCS | 16 STM Haskell | WS 2020/21

37/48

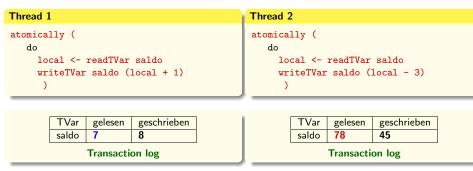
Einl. Beispiele T. kombinieren W. Beisp. Implemer

#### ory to Ellin. Belaptere 11. tolliameren 11. Belap. III

# Beispiel zur Konflikterkennung

saldo :: TVar Int

**785** 



Abort & Restart

#### Transaktion ausführen

- Leeres Transaktions-Log anlegen
- Lese-, Schreibe-, Erzeuge-Operationen im Log notieren
- Am Ende der Transaktion: Gültigkeit des Log prüfen
- Wenn Log gültig, dann schreibe neue Werte in die TVars
- Wenn Log ungültig, dann starte neu (verwerfe Log)

#### Beachte:

- Gültigkeit prüfen und schreiben passiert atomar bez. der anderen Transaktionen.
- retry und orElse noch nicht berücksichtigt

```
TCS | 16 STM Haskell | WS 2020/21
```

38/48

40/48

inl. Beispiele T. kombinieren W. Beisp. Implement.

# Experimente zur Konflikterkennung (1)

```
demonstrateConflict mode n = do
  mutex <- newMVar ()
  tv <- newTVarIO 0
  ids <- mapM async [transaction mutex mode i tv | i <- [1..n]]
  sequence_ [wait i | i <- ids]</pre>
```

# Experimente zur Konflikterkennung (2)

```
transaction mutex mode i tvar = do
 count <- newIORef 0
 atomically $ do
 unsafeIOToSTM (do
   modifvIORef count (+1)
   c <- readIORef count
   printS mutex $ "transaction " ++ show i ++ " starts for the " ++ show c ++ ". time")
  val <- readTVar tvar</pre>
 let val' = val
 let computeSomething k = if k > i*1000 then 0 else computeSomething (k+1)
  seq (computeSomething 0) -- waste some time
      (case mode of
          Different -> writeTVar tvar i
          OldVal
                       -> writeTVar tvar val
          PointerCopy -> writeTVar tvar val'
          SameVal
                       -> writeTVar tvar 0
          SameEx
                       -> writeTVar tvar (1-1))
 printS mutex ("transaction " ++ show i ++" finished")
```

#### TCS | 16 STM Haskell | WS 2020/21

41/48

Einl. Beispiele T. kombinieren W. Beisp. Implemen

# Implementierung mit retry

- Jede TVar hat eine assozierte Warteschlange von Threads
- Wird retry ausgeführt, so hängt sich der entsprechende Thread in die Wartelisten aller gelesenen TVars ein und blockiert.
- Wenn anderer Thread committed, so entblockiert er alle Threads in den Warteschlangen der TVars, die er beschreibt. Diese prüfen, ob sich die Werte gegenüber den gelesenen nun geändert haben und starten dann neu, oder warten erneut, wenn die Werte noch gleich sind.

# Experimente zur Konflikterkennung (3)

Modus	Verhalten (ghci)	Verhalten (ghc -O0)	Verhalten (ghc -O1)	Verhalten (ghc -O1 -threaded und +RTS -N)
Different	Konflikte	Konflikte	Konflikte	Konflikte
OldVal	keine Konflikte	keine Konflikte	keine Konflikte	Konflikte
SameVal	Konflikte	Konflikte	keine Konflikte	Konflikte
SameEx	Konflikte	Konflikte	keine Konflikte	Konflikte
PointerCopy	Konflikte	keine Konflikte	keine Konflikte	Konflikte

TCS | 16 STM Haskell | WS 2020/21

42/48

Reisniele T kombinieren W Reisn Implement

# Implementierung mit orElse

- Transaktions-Log ist ein Stack der vorher beschriebenen Tabellen, für die neuen zu schreibenenden Werte, die gelesenen Werte werden alle (ohne Stack) aufgehoben
- orElse erzeugt neue Ebene im Stack
- Idee: Führt bei orElse  $T_1$   $T_2$  die Transaktion  $T_1$  zu retry, so wird die oberste Ebene des Stacks gelöscht, bevor  $T_2$  gestartet wird.
- Für die Prüfung der Gültigkeit des Transaktions-Log werden alle gelesenen TVars geprüft.

# Regelmäßiges Prüfen des Log

- GHC prüft das Transaktions-Log regelmäßig (nicht nur am Ende)
- Dadurch: Frühere Konflikterkennung
- Notwendig für semantisch korrekte Behandlung nichtterminierender Transaktionen!

CS | 16 STM Haskell | WS 2020/21

45/48

inl. Beispiele T. kombinieren W. Beisp. Implemen

# Eigenschaften von Haskells STM (1)

- ⇒ Würde man nur konsistente Werte lesen, sind a1 und a2 immer gleich.
- ⇒ In Haskell werden verschiedene Werte gelesen (und Transaktion später abgebrochen)
- ⇒ abgebrochene Transaktionen können inkonsistente Werte lesen
- ⇒ STM Haskell verletzt Opazität

## Beispiel

TCS | 16 STM Haskell | WS 2020/21

46/48

Finl Reispiele T kombinieren W Reisp Implemen

# Eigenschaften von Haskells STM (2)

- Isolation: Strong (kein Zugriff auf Transaktionsvariablen außerhalb von Transaktionen)
- Granularität: Wortbasiert
- Update: Verzögert (neue Werte werden lokal geschrieben, erst beim commit in den Speicher)
- Concurrency Control: optimistisch (meint keine Locks auf die Speicherplätze)
- Synchronisation: Blockierend
- Conflict Detection: Late (erst beim commit)
- Nested Transactions: Nein (durch Typsystem verhindert)